



ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

УКРАЇНА

(19) UA

(11) 82342

(13) U

(51) МПК

G01N 27/90 (2006.01)

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

(21) Номер заявки: **u 2013 02593**

(22) Дата подання заявки: **01.03.2013**

(24) Дата, з якої є чинними
права на корисну
модель: **25.07.2013**

(46) Публікація відомостей
про видачу патенту: **25.07.2013, Бюл.№ 14**

(72) Винахідник(и):

**Баженов Віктор Григорович (UA),
Лепеха Віктор Володимирович (UA),
Гльойнік Костянтин Анатолійович (UA),
Лепеха Володимир Львович (UA)**

(73) Власник(и):

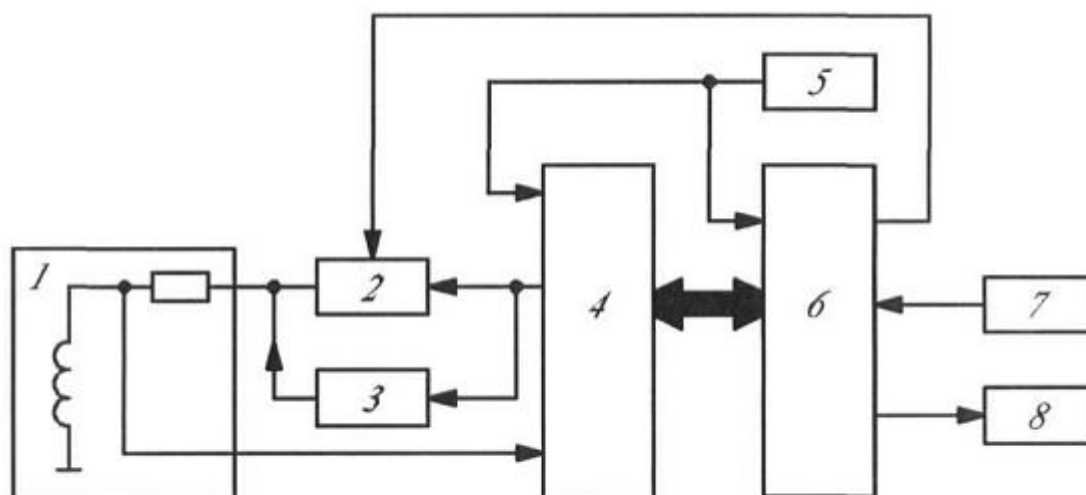
**Баженов Віктор Григорович,
просп. Перемоги, 37, буд. 4, кв. 5, м. Київ-
56, 03056 (UA),
Лепеха Віктор Володимирович,
вул. Шліхтера, 12, кв. 12, м. Київ, 02105
(UA),
Гльойнік Костянтин Анатолійович,
пр. Глушкова, 41, кв. 24, м. Київ, 03187 (UA),
Лепеха Володимир Львович,
вул. Шліхтера, 12, кв. 12, м. Київ, 02105 (UA)**

(54) ЦИФРОВИЙ ВИХОРОСТРУМОВИЙ ДЕФЕКТОСКОП

(57) Реферат:

Цифровий вихорострумний дефектоскоп, що містить мікроконтролер, високочастотний генератор тактових сигналів, вихорострумний перетворювач, мікросхему виміру комплексного опору, к сигнальному виходу якої підключено вхід вихорострумного перетворювача, через паралельно з'єднані цифровий ключ та фазообертач. Вихід вихорострумного перетворювача підключено до вимірювального входу мікросхеми виміру комплексного опору. Генератор тактових сигналів підключено до входу тактових сигналів мікроконтролера і мікросхеми виміру комплексного опору. Інформаційні виходи мікросхеми виміру комплексного опору зв'язані з інформаційними входами мікроконтролера. Мікроконтролер зв'язаний з пультом керування, дисплеєм та цифровим ключем.

UA 82342 U



Фиг.

Корисна модель стосується галузі неруйнівного контролю і може бути використана у вихорострумовій дефектоскопії.

Найближчим аналогом є прилад, що містить генератор синусоїдального сигналу, послідовно з'єднані опорний генератор і синтезатор частоти, а також другий синтезатор частоти, виконаний з можливістю перестройки частоти та фази, вхід якого зв'язаний з виходом опорного генератора, крім того додатково існує синхронний амплітудний детектор, фільтр нижніх частот, аналого-цифровий перетворювач, мікроконтролер, причому один із входів синхронного амплітудного детектора з'єднаний з виходом другого синтезатора частоти, а другий вхід його з'єднаний з виходом підсилювача, а до його виходу підключено послідовно з'єднані фільтр нижніх частот, аналого-цифровий перетворювач, мікроконтролер, до виходу якого підключено вхід запуску аналого-цифрового перетворювача, а входи управління обох синтезаторів частоти з'єднані з виходами мікроконтролера (Пат. UA 45908 U, МПК G01N 27/00. БАГАТОФУНКЦІОНАЛЬНИЙ ВИХОРОСТРУМОВИЙ ДЕФЕКТОСКОП / БАЖЕНОВ ВІКТОР ГРИГОРОВИЧ, КЛІМАШЕВСЬКА ВІТА МИКОЛАЇВНА, ГЛЬОЙНИК КОСТЯНТИН АНАТОЛІЙОВИЧ; заявл. 21.07.2009; опубл. 25.11.2009, Бюл. № 22, 2009 р.).

Недоліком цього приладу є апаратурна складність виконання та значні габаритні розміри.

В основу корисної моделі поставлена задача удосконалення відомого дефектоскопу шляхом введення нових блоків, що дозволяє зменшити габаритні розміри приладу, спрощує створення приладу та його налаштування.

Поставлена задача вирішується тим, що цифровий вихорострумовий дефектоскоп, що містить мікроконтролер, високочастотний генератор тактових сигналів, вихорострумовий перетворювач, який відрізняється тим, що додатково містить мікросхему виміру комплексного опору к сигнальному виходу якої підключено вхід вихорострумового перетворювача, через паралельно з'єднані цифровий ключ та фазообертач. Вихід вихорострумового перетворювача підключено до вимірювального входу мікросхеми виміру комплексного опору, причому генератор тактових сигналів підключено до входу тактових сигналів мікроконтролера і мікросхеми виміру комплексного опору, а інформаційні виходи мікросхеми виміру комплексного опору зв'язані з інформаційними входами мікроконтролера, а також мікроконтролер зв'язаний з пультом керування, дисплеєм, та цифровим ключем.

Суть корисної моделі пояснюється кресленнями, де зображено структурну схему вихорострумового дефектоскопу.

Дефектоскоп містить вихорострумовий перетворювач 1, цифровий ключ 2, фазообертач 3, мікросхему виміру комплексного опору 4, опорний генератор тактових сигналів 5, мікроконтролер 6, пульт керування 7, дисплей 8.

Цифровий вихорострумовий дефектоскоп працює наступним чином. За допомогою мікроконтролера 6 здійснюється управління мікросхемою вимірювання комплексного опору 4; тобто задається частота вихідного вимірювального сигналу вбудованим в мікросхему синтезатором частоти, а також проводиться зчитування з неї результатів виміру активного і реактивного опорів вихорострумового перетворювача 1, які використовуються програмою мікроконтролера для розрахунків амплітуди та фази вихідного сигналу вихорострумового перетворювача. Прилад працює в двох режимах: в режимі калібровки і в режимі контролю. В режимі калібровки отримані розрахунки абсолютних значень фази та амплітуди по команді оператора з пульта 7 запам'ятовуються в пам'яті мікроконтролера. В режимі контролю ці запам'ятовані значення по команді оператора з пульта 7 використовуються для розрахунків мікроконтролером відносних значень зміни амплітуди та фази вихідних сигналів перетворювача, отриманих аналогічно з схеми вимірювання комплексного опору в режимі контролю за допомогою яких оцінюють контрольований параметр (еквівалентний розмір дефекту, зміна провідності або розмірів об'єкта контролю). Сигнал з виходу вихорострумового перетворювача через паралельно з'єднані цифровий ключ 2 та фазообертач 3 подається на вимірювальний вхід мікросхеми вимірювання комплексного опору, де він дискретизується за допомогою дванадцятирозрядного АЦП, але, не дивлячись на це, при знаходженні вектора вимірювального сигналу в районі кутів, кратних 90° , можуть виникати додаткові похибки, тому по програмі мікроконтролера аналізуються отримані результати і при попаданні їх в "критичну зону" мікроконтролер подає сигнал на вхід управління ключа 2 для його розмикання. В такому випадку сигнал з виходу мікросхеми вимірювання комплексного опору буде отримувати додатковий фіксований фазовий зсув в фазообертачі 3 перед входом вихорострумового перетворювача, що дозволить вийти з "критичної зони" вимірювання, причому додатковий фазовий зсув при розрахунках остаточного результату потім враховується, що дозволяє зменшити ці похибки. Оброблені результати виводяться на дисплей 8. За допомогою

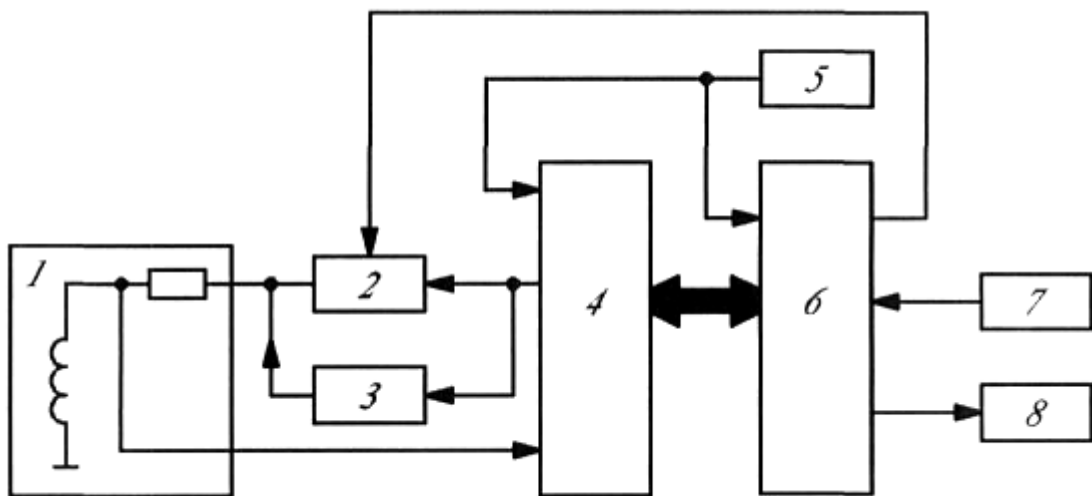
комп'ютера можлива повна автоматизація процесу контролю, а також документування результатів контролю на різних носіях інформації в вигляді таблиць, графіків, годографів і т.д.

Як мікросхема виміру комплексного опору може бути використана мікросхема AD5933.

5

ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Цифровий вихорострумний дефектоскоп, що містить мікроконтролер, високочастотний генератор тактових сигналів, вихорострумний перетворювач, який **відрізняється** тим, що додатково містить мікросхему виміру комплексного опору, к сигнальному виходу якої підключено вхід вихорострумного перетворювача, через паралельно з'єднані цифровий ключ та фазообертач, вихід вихорострумного перетворювача підключено до вимірювального входу мікросхеми виміру комплексного опору, причому генератор тактових сигналів підключено до входу тактових сигналів мікроконтролера і мікросхеми виміру комплексного опору, а інформаційні виходи мікросхеми виміру комплексного опору зв'язані з інформаційними входами мікроконтролера, а також мікроконтролер зв'язаний з пультом керування, дисплеєм та цифровим ключем.



Комп'ютерна верстка І. Мироненко

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601