



УКРАЇНА

(19) UA (11) 46538 (13) U  
(51) МПК  
G06F 7/08 (2009.01)

МІНІСТЕРСТВО ОСВІТИ  
І НАУКИ УКРАЇНИ

ДЕРЖАВНИЙ ДЕПАРТАМЕНТ  
ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІ

## ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

видається під  
відповідальність  
власника  
патенту

### (54) ПРИСТРІЙ ДЛЯ ВИБОРУ ЕКСТРЕМАЛЬНИХ ЧИСЕЛ

1

2

(21) u200907177

(22) 09.07.2009

(24) 25.12.2009

(46) 25.12.2009, Бюл.№ 24, 2009 р.

(72) МАРТИНЮК ТЕТЯНА БОРИСІВНА, ЗУРІТА  
РОН АНДРЕА СОЛЕДАД, ЗУРІТА РОН СІНДІ ПА-  
МЕЛА, МОХАМЕД САЛЕМ НАССЕР МОХАМЕД(73) МАРТИНЮК ТЕТЯНА БОРИСІВНА, ЗУРІТА  
РОН АНДРЕА СОЛЕДАД, ЗУРІТА РОН СІНДІ ПА-  
МЕЛА, МОХАМЕД САЛЕМ НАССЕР МОХАМЕД

(57) Пристрій для вибору екстремальних чисел, який містить групу елементів I, вхідний елемент I, лічильники, вихідний лічильник, забороняючі елементи I, причому виходи елементів I групи є виходами пристрою, другий вхід вхідного елемента I з'єднаний з входом тактових імпульсів пристрою, вихід вхідного елемента I з'єднаний з другими входами забороняючих елементів I і входом додавання вихідного лічильника, виходи забороняючих елементів I з'єднані з входами віднімання відповідних лічильників, виходи вихідного лічильника порозрядно з'єднані з другими входами елементів I групи, який **відрізняється** тим, що в нього вве-

дено RS-тригер, елемент АБО-НІ та чотири елементи І-НІ, причому перший і третій входи вхідного елемента І з'єднані з виходом другого і третього елементів І-НІ відповідно, виходи елементів АБО-НІ та І-НІ з'єднані з першими входами третього і другого елементів І-НІ відповідно, виходи яких з'єднані з входами четвертого елемента І-НІ, прямий вихід RS-тригера з'єднаний з другим входом третього елемента І-НІ, його інверсний вихід з'єднаний з другим входом другого елемента І-НІ, а його S-вхід з'єднаний з входом вибору режиму пристрою, інверсні виходи ознаки нуля лічильників з'єднані відповідно з першими входами забороняючих елементів І та входами елемента АБО-НІ і першого елемента І-НІ, вихід четвертого елемента І-НІ з'єднаний з першими входами елементів І групи, вхід скиду пристрою підключений до входів скиду лічильників, вихідного лічильника і R-входу RS-тригера, входи лічильників підключені до інформаційних входів пристрою відповідно, а вихід четвертого елемента І-НІ є виходом сигналу "Кінець" пристрою.

Корисна модель відноситься до автоматики та обчислювальної техніки і може бути використана при реалізації технічних засобів ЕОМ і створення пристроїв обробки статистичної інформації.

Відомий пристрій для сортування чисел (А.с. СРСР № 1365076, кл. G 06 F 7/06, 1988р., Бюл. №1), який містить n регістрів, n груп елементів І-АБО, (n-1) елементів І, n схем порівняння, (n-2) елементів АБО, причому інформаційні входи пристрою з'єднані з входами перших груп схем порівняння і першими входами елементів І-АБО груп, входи другої групи і-ої схеми порівняння, де  $i = 1, \dots, n$ , з'єднані з виходами розрядів і-го регістра, виходи розрядів j-го регістра, де  $j = 1, \dots, (n-1)$ , з'єднані з другими входами елементів І-АБО (j+1)-ї групи, виходи елементів І-АБО І-ої групи з'єднані з входами відповідних розрядів і-го регістра, вихід j-го елемента І з'єднаний з третіми входами елементів І-АБО (j+1)-ї групи, вихід „Більше” першої схе-

ми порівняння підключений до других входів елементів І—АБО першої групи, вихід „Більше” (j+1)-ї схеми порівняння з'єднаний з першим входом j-го елемента І, другий вхід якого з'єднаний з виходом „Менше-рівно” j-ої схеми порівняння, вихід К-го елемента І, де  $K = 1, \dots, (n-2)$ , з'єднаний з першим входом К-го елемента АБО, другий вхід р-го елемента АБО, де  $p = 2, \dots, (n-2)$ , з'єднаний з виходом (р-і)-го елемента АБО, другий вхід першого елемента АБО з'єднаний з виходом „Більше” першої схеми порівняння, другими входами елементів І-АБО першої групи і четвертими входами елементів І-АБО другої групи, вихід К-го елемента АБО підключений до четвертих входів елементів І-АБО (K+2)-ї групи, тактовий вхід пристрою підключений до керуючих входів всіх регістрів.

Недоліком даного пристрою є складність його структури.

(13) U

(11) 46538

(19) UA

Найбільш близьким за технічною суттю є пристрій для сортування чисел (А.С. СРСР № 993251, кл. G 06 F 7/08, 1983р., Бюл. № 4), який містить групу елементів I, вхідний елемент I, лічильники, вихідний лічильник, елементи АБО, диференціюючі елементи, забороняючі елементи I, причому виходи лічильників порозрядно з'єднані з входами відповідних елементів АБО, виходи яких з'єднані з входами відповідних диференціюючих елементів, першими входами відповідних забороняючих елементів I і відповідними входами першого елемента АБО, виходи диференціюючих елементів з'єднані з відповідними входами другого елемента АБО, вихід якого з'єднаний з першими входами елементів I групи, виходи яких є виходами пристрою, вихід першого елемента АБО з'єднаний з першим входом вхідного елемента I, другий вхід якого з'єднаний з входом тактових імпульсів пристрою, вихід вхідного елемента I з'єднаний з другими входами забороняючих елементів I і входом додавання вихідного лічильника, виходи забороняючих елементів I з'єднані з входами віднімання відповідних лічильників, виходи вихідного лічильника порозрядно з'єднані з другими входами елементів I групи.

Недоліком даного пристрою є складність його структури.

В основу корисної моделі поставлено задачу створення пристрою для вибору екстремальних чисел, в якому за рахунок введення нових елементів та зв'язків зменшується складність структури пристрою.

Поставлена задача вирішується тим, що у пристрій для вибору екстремальних чисел, який містить групу елементів I, вхідний елемент I, лічильники, вихідний лічильник, забороняючі елементи I, причому виходи елементів I групи є виходами пристрою, другий вхід вхідного елемента I з'єднаний з входом тактових імпульсів пристрою, вихід вхідного елемента I з'єднаний з другими входами забороняючих елементів I і входом додавання вихідного лічильника, виходи забороняючих елементів I з'єднані з входами віднімання відповідних лічильників, виходи вихідного лічильника порозрядно з'єднані з другими входами елементів I групи, введено RS-тригер, елемент АБО- HI та чотири елементи I- HI, причому перший і третій входи вхідного елемента I з'єднані з виходом другого і третього елементів I- HI відповідно, виходи елементів АБО- HI та I- HI з'єднані з першими входами третього і другого елементів I- HI відповідно, виходи яких з'єднані з входами четвертого елемента I- HI, прямий вихід RS-тригера з'єднаний з другим входом третього елемента I- HI, його інверсний вихід з'єднаний з другим входом другого елемента I- HI, а його S-вхід з'єднаний з входом вибору режиму пристрою, інверсні виходи ознаки нуля лічильників з'єднані відповідно з першими входами забороняючих елементів I та входами елемента АБО- HI і першого елемента I- HI, вихід четвертого елемента I- HI з'єднаний з першими входами елементів I групи, вхід скиду пристрою підключений до входів скиду лічильників, вихідного лічильника і R-входу RS-тригера, входи лічильників підключені до інформаційних входів пристрою відповідно, а вихід

четвертого елемента I- HI є виходом сигналу „Кінець” пристрою.

На кресленні зображено структурну схему пристрою для вибору екстремальних чисел.

Пристрій для вибору екстремальних чисел містить лічильники  $1_1, \dots, 1_m$  (де  $m$  - кількість елементів у масиві чисел), вихідний лічильник 2, елемент I- HI 3, вхідний елемент I 4, забороняючі елементи I  $5_1, \dots, 5_m$ , групу елементів I  $6_1, \dots, 6_n$  (де  $n$  - розрядність чисел масиву), елемент АБО- HI 7, елементи I- HI 8, 9 та 10, RS-тригер 11, інформаційні входи  $12_1, \dots, 12_n$  пристрою, виходи 13 пристрою, вхід 14 скиду, вхід 15 тактових імпульсів, вихід 16 сигналу „Кінець” I вхід 17 вибору режиму пристрою.

Перший і третій входи вхідного елемента I 4 з'єднані з виходами елементів I- HI 9 і 8 відповідно, його другий вхід з'єднаний з входом 15 тактових імпульсів пристрою, а його вихід з'єднаний з другими входами забороняючих елементів I  $5_1, \dots, 5_m$  і входом додавання вихідного лічильника 2, виходи якого порозрядно з'єднані з другими входами елементів I  $6_1, \dots, 6_n$  групи.

Виходи забороняючих елементів I  $5_1, \dots, 5_m$  з'єднані з входами віднімання відповідних лічильників  $1_1, \dots, 1_m$ , інверсні виходи  $18_1, \dots, 18_m$  ознаки нуля яких з'єднані відповідно з першими входами забороняючих елементів I  $5_1, \dots, 5_m$ . Інверсні виходи  $18_1, \dots, 18_m$  ознаки нуля лічильників  $1_1, \dots, 1_m$  з'єднані також з входами елементів АБО- HI 7 та I- HI 3. Виходи елементів АБО- HI 7 та I- HI 3 з'єднані з першими входами елементів I- HI 8 і 9 відповідно, а їх виходи з'єднані з входами елемента I- HI 10.

Вихід елемента I- HI 10 з'єднаний з першими входами елементів I  $6_1, \dots, 6_n$  групи, виходи яких є виходами 13 пристрою. Прямий вихід RS-тригера 11 з'єднаний з другим входом елемента I- HI 8, його інверсний вихід з'єднаний з другим входом елемента I- HI 9, а його S - вхід з'єднаний з входом 17 вибору режиму пристрою.

Вхід 14 скиду пристрою підключений до входів скиду лічильників  $1_1, \dots, 1_m$ , вихідного лічильника 2 і R-входу RS-тригера 11, входи  $12_1, \dots, 12_n$  лічильників  $1_1, \dots, 1_m$  підключені до інформаційних входів пристрою відповідно, а вихід елемента I- HI 10 є виходом 16 сигналу „Кінець” пристрою.

Пристрій для вибору екстремальних чисел працює таким чином.

Спочатку лічильники  $1_1, \dots, 1_m$ , вихідний лічильник 2 і RS-тригер 11 встановлюють у початковий (нульовий) стан за одиничним сигналом на вході 14 скиду пристрою, який подають на їх входи скиду.

Потім у лічильники  $1_1, \dots, 1_m$  по їх входах  $12_1, \dots, 12_m$  записують масив  $m$  чисел відповідно. На виходах елементів АБО- HI 7 та I- HI 3 присутні нульові сигнали, так як вміст лічильників  $1_1, \dots, 1_m$  не дорівнює нулю і на їх інверсних виходах  $18_1, \dots, 18_m$  ознаки нуля зафіксовані одиничні сигнали. В результаті на виходах елементів I- HI 8 і 9 встановлюються одиничні сигнали. Таким чином, вхідний елемент I 4 і забороняючі елементи I  $5_1, \dots, 5_m$  відкриті. На вхід 15 пристрою подають тактові імпульси, які через відкритий вхідний елемент I 4 поступають на вхід додавання вихідного лічильника 2 і через відкриті забороняючі елементи I  $5_1, \dots, 5_m$  на

входи віднімання лічильників  $1_1, \dots, 1_m$  відповідно. При цьому вміст лічильників  $1_1, \dots, 1_m$  зменшується, а вміст вихідного лічильника 2 - збільшується одночасно на одиницю з приходом кожного тактового імпульсу.

У режимі вибору мінімального числа на вході 17 вибору режиму пристрою відсутній одиничний сигнал, а отже, RS-тригер 11 знаходиться у нульовому стані.

Коли на вхід 15 пристрою буде подано кількість тактових імпульсів, що відповідає значенню мінімального числа серед чисел, що були записані в лічильниках  $1_1, \dots, 1_m$ , а тепер сформоване у вихідному лічильнику 2, вміст лічильника  $1_i$ , де  $i=1, 2, \dots, m$ , в якому записане мінімальне число, стане дорівнювати нулю, на його інверсному виході 18<sub>i</sub> ознаки нуля з'являється нульовий сигнал, що закриває забороняючий елемент І 5<sub>i</sub> і відповідно вхід віднімання лічильника  $1_i$ . Одночасно нульовий сигнал ознаки нуля лічильника  $1_i$  подається на відповідний вхід елементів АБО-НІ 7 та І-НІ 3. При цьому лише на виході елемента І-Ш 3 з'являється одиничний сигнал, який подається на відповідний вхід елемента І-НІ 9. Таким чином, на входах і виході елемента І-НІ 8 сигнали не змінюються, а на обох входах елемента І-НІ 9 присутні одиничні сигнали.

Отже, на виході елемента І-НІ 9 сформується нульовий сигнал, який припинить надходження тактових імпульсів через вхідний елемент І 4, будучи поданий на один з його входів, а також, будучи поданий на один з входів елемента І-НІ 10, сформує на його виході одиничний сигнал.

В результаті тактові імпульси на входи віднімання лічильників  $1_1, \dots, 1_m$  і на вхід додавання вихідного лічильника 2 не поступають. При цьому у вихідному лічильнику 2 зафіксовано значення мінімального числа серед чисел масиву. Разом з тим, одиничний сигнал з виходу елемента І-НІ 10, будучи поданий на перші входи елементів І 6<sub>1</sub>, ..., 6<sub>n</sub> групи, дозволяє проходження через них на виході 13 пристрою інформації з виходів вихідного лічильника 2, тобто мінімального числа серед масиву чисел. Таким чином здійснюється вибір мінімального числа. На виході 16 пристрою присутній одиничний сигнал „Кінець”, що свідчить про закінчення процесу вибору мінімального числа.

У режимі вибору максимального числа на вході 17 вибору режиму пристрою присутній одиничний сигнал, а отже, RS-тригер 11 знаходиться в одиничному стані.

Коли на вхід 15 пристрою буде подано кількість тактових імпульсів, що відповідає значенню максимального числа серед чисел, що були записані в лічильниках  $1_1, \dots, 1_m$ , а тепер сформоване у вихідному лічильнику 2, вміст лічильника  $1_i$ , де  $i=1, 2, \dots, m$ , в якому записане максимальне число, стане дорівнювати нулю. При цьому всі інші лічильники  $1_1, \dots, 1_m$  вже обнулені, тобто на їх інверсних виходах 18<sub>1</sub>, ..., 18<sub>m</sub> ознаки нуля присутні нульові сигнали. Тоді на виході елемента АБО-НІ 7 сформується одиничний сигнал, який подається на відповідний вхід елемента І-НІ 8. Отже, на обох входах елемента І-НІ 8 присутні одиничні сигнали, в результаті на його виході з'являється нульовий сигнал, який подається на один з входів елемента І-НІ 10. Одночасно нульовий сигнал з виходу елемента І-НІ 8 припинить надходження тактових імпульсів через вхідний елемент І 4, будучи поданий на один з його входів. Тактові імпульси на входи віднімання лічильників  $1_1, \dots, 1_m$  через закриті забороняючі елементи І 5<sub>1</sub>, ..., 5<sub>m</sub> і на вхід додавання вихідного лічильника 2 не поступають. При цьому у вихідному лічильнику 2 зафіксовано значення максимального числа серед чисел масиву.

Отже, на виході елемента І-НІ 10 зафіксований одиничний сигнал, який, будучи поданий на перші входи елементів І 6<sub>1</sub>, ..., 6<sub>n</sub> групи, дозволяє проходження через них на виході 13 пристрою інформації з виходів вихідного лічильника 2, тобто максимального числа серед масиву чисел. Таким чином здійснюється вибір максимального числа. Отже, роботу пристрою закінчено, на виході 16 сигналу „Кінець” пристрою, який з'єднаний з виходом елемента І-НІ 10, присутній одиничний сигнал.

Запропонований пристрій для вибору екстремальних чисел має спрощену структуру за рахунок відмови від таких вузлів як  $m$  диференціюючих елементів і  $(m+2)$  елементів АБО та  $m$  елементів І з відповідними зв'язками. При цьому у структуру пристрою введено RS-тригер, елемент АБО-НІ та чотири елементи І-НІ з відповідними зв'язками, що не призводить до її ускладнення.

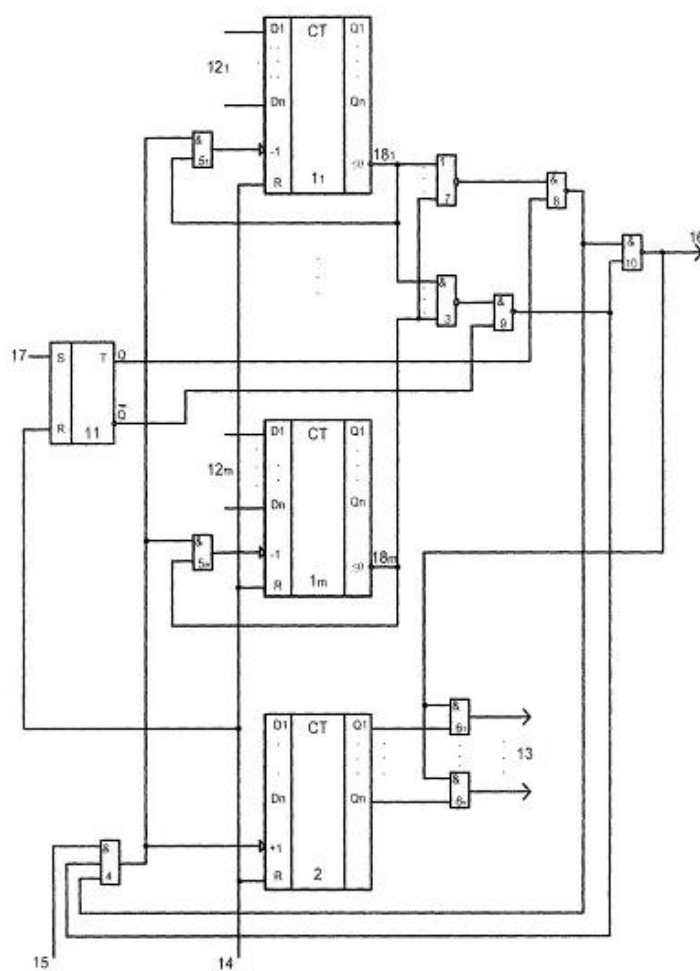


Fig. 1