



УКРАЇНА

(19) UA (11) 21379 (13) U  
(51) МПК (2006)  
G06F 11/30МІНІСТЕРСТВО ОСВІТИ  
І НАУКИ УКРАЇНИДЕРЖАВНИЙ ДЕПАРТАМЕНТ  
ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІОПИС  
ДО ПАТЕНТУ  
НА КОРИСНУ МОДЕЛЬвидається під  
відповідальність  
власника  
патенту

## (54) АВТОМАТИЗОВАНА СИСТЕМА ПАРАМЕТРИЧНОГО КОНТРОЛЮ

1

2

(21) u200609963

(22) 18.09.2006

(24) 15.03.2007

(46) 15.03.2007, Бюл. № 3, 2007 р.

(72) Кошовий Микола Дмитрович, Дергачова Ганна Володимирівна, Цеховський Максим Володимирович, Сіроклин Віталій Павлович, Троненко Денис Сергійович

(73) НАЦІОНАЛЬНИЙ АЕРОКОСМІЧНИЙ УНІВЕРСИТЕТ ІМ.М.Є.ЖУКОВСЬКОГО "ХАРКІВСЬКИЙ АВІАЦІЙНИЙ ІНСТИТУТ"

(57) Автоматизована система параметричного контролю, що містить об'єкт контролю, блок пам'яті, схему порівняння, вихідну шину, яка **відрізняється** тим, що додатково містить вхід вибору номера параметра, вхід сигналу кінця вимірювань, вхід задання режиму роботи, два двійкових лічильники, генератор імпульсів, n параметричних датчиків, n перетворювачів, два мультиплексори, дешифратор, n тригерів, другу схему порівняння, елемент АБО, елемент І, елемент затримки, формувач імпульсу, блок індикації, причому виходи i-го параметричного датчика з'єднані з входом i-го перетворювача, вихід якого з'єднаний з i-тим інформаційним входом першого мультиплексора, вхід вибору номера параметра з'єднаний з входом формувача імпульсу, вихід якого з'єднаний з раху-

ковим входом першого двійкового лічильника, виходи якого з'єднані з входами блока індикації та першою групою інформаційних входів другого мультиплексора, вихід генератора імпульсів з'єднаний з рахунковим входом другого двійкового лічильника та через елемент затримки - з першим входом елемента І, виходи другого двійкового лічильника з'єднані з другою групою інформаційних входів другого мультиплексора, вхід задання режиму роботи з'єднаний з адресним входом другого мультиплексора, виходи якого з'єднані з входами дешифратора та адресними входами першого мультиплексора та блока пам'яті, виходи першого мультиплексора з'єднані з першими групами входів схем порівняння, перша група виходів блока пам'яті з'єднана з другою групою входів першої схеми порівняння, друга група виходів блока пам'яті з'єднана з другою групою входів другої схеми порівняння, виходи схем порівняння з'єднані з входами елемента АБО, вихід якого з'єднаний з другим входом елемента І, вхід сигналу кінця вимірювань з'єднаний з третім входом елемента І, вихід якого з'єднаний з входами запису тригерів, i-тий вихід дешифратора з'єднаний з входом даних i-го тригера, вихід якого з'єднаний з i-тим розрядом вихідної шини, де n - кількість параметрів.

Корисна модель відноситься до обчислювальної техніки і призначена для контролю технічного стану об'єктів шляхом перевірки значень параметрів у контрольних точках об'єкту.

Відома схема контролю, [Граф Ш., Гессель М. Схеми поиска неисправностей. -М. Энергоатомиздат, 1989, стор.16, рис.1.8], що містить шину вхідних даних, об'єкт контролю, шину вихідних даних, схему порівняння, причому шина вхідних даних з'єднана з входами об'єкта контролю, виходи якого з'єднані з шиною вихідних даних.

Недоліком відомого пристрою є обмежені функціональні можливості.

Відома схема контролю [Патент України №60084 А, G06F11/30. Схема контролю /№2003010635; Заявл. 24.01.2003; Опубл.

15.09.2003, Бюл. №9], що містить шину вхідних даних, об'єкт контролю, шину вихідних даних, вихід результату, схему порівняння, причому шина вхідних даних з'єднана з входами об'єкта контролю, виходи якого з'єднані з шиною вихідних даних, вихід схеми порівняння з'єднаний з виходом результату, відрізняється тим, що має мультиплексор, функціональний перетворювач, дві шини настрійок, причому перша шина настрійок з'єднана з адресними входами мультиплексора, шина вхідних даних з'єднана з інформаційними входами мультиплексора, вихід якого з'єднаний з першим входом схеми порівняння, шина вихідних даних з'єднана з інформаційними входами функціонального перетворювача, друга шина настрійок з'єднана з входами настрійок функціонального

(13) U  
(11) 21379  
(19) UA

перетворювача, вихід якого з'єднаний з другим входом схеми порівняння.

Недоліком відомого пристрою є обмежені функціональні можливості.

Найбільш близька по технічній суті і результату, що досягається є автоматизована система контролю [Патент України №60890 А, G 06 F11/30. Автоматизована система контролю /№2003032630; Заявл. 26.03.2003; Опубл. 15.10.2003, Бюл. №10], що містить об'єкт контролю, блок пам'яті, схему порівняння, вихідну шину.

Недоліком відомої системи є обмежені функціональні можливості.

В основу корисної моделі поставлено задачу вдосконалення автоматизованої системи контролю шляхом введення нового складу елементів, та нової організації взаємозв'язків між ними, забезпечити розширення функціональних можливостей.

Поставлене завдання вирішується тим, що автоматизована система параметричного контролю, яка має об'єкт контролю, блок пам'яті, схему порівняння, вихідну шину, містить вхід вибору номеру параметру, вхід сигналу кінця вимірювань, вхід завдання режиму роботи, два двійкових лічильника, генератор імпульсів, n параметричних датчиків, n перетворювачів, два мультиплексора, дешифратор, n тригерів, другу схему порівняння, елемент АБО, елемент І, елемент затримки, формувач імпульсу, блок індикації, причому виходи i-го параметричного датчика з'єднані з входом i-го перетворювача, вихід якого з'єднаний з i-им інформаційним входом першого мультиплексора, вхід вибору номера параметру з'єднаний з входом формувача імпульсу, вихід якого з'єднаний з рахунковим входом першого двійкового лічильника, виходи якого з'єднані з входами блока індикації та першою групою інформаційних входів другого мультиплексора, вихід генератора імпульсів з'єднаний з рахунковим входом другого двійкового лічильника та через елемент затримки з першим входом елемента І, виходи другого двійкового лічильника з'єднані з другою групою інформаційних входів другого мультиплексора, вхід завдання режиму роботи з'єднаний з адресним входом другого мультиплексора, виходи якого з'єднані з входами дешифратора та адресними входами першого мультиплексора та блоку пам'яті, виходи першого мультиплексора з'єднані з першими групами входів схем порівняння, перша група виходів блоку пам'яті з'єднана з другою групою входів першої схеми порівняння, друга група виходів блоку пам'яті з'єднана з другою групою входів другої схеми порівняння, виходи схем порівняння з'єднані з входами елемента АБО, вихід якого з'єднаний з другим входом елемента І, вхід сигналу кінця вимірювань з'єднаний з третім входом елемента І, вихід якого з'єднаний з входами запису тригерів, i-ий вихід дешифратора з'єднаний з входом даних i-го тригера, вихід якого з'єднаний з i-им розрядом вихідної шини (n - кількість параметрів).

Заявлена система має новий склад елементів, та нову організацію взаємозв'язків між ними, тобто містить нову сукупність ознак, які забезпечують нові технічні властивості системи. Технічний результат, як наслідок цих властивостей - розширен-

ня функціональних можливостей системи, а саме контролювати значення параметрів.

На Фіг.1 представлена функціональна схема системи.

Автоматизована система параметричного контролю містить об'єкт контролю 1, блок пам'яті 2, схему порівняння 3, вихідну шину 4, вхід вибору номеру параметру 5, вхід сигналу кінця вимірювань 6, вхід завдання режиму роботи 7, два двійкових лічильника 8 і 9, генератор імпульсів 10, n параметричних датчика 11, n перетворювачів 12, два мультиплексора 13 і 14, дешифратор 15, n тригерів 16, другу схему порівняння 17, елемент АБО 18, елемент І 19, елемент затримки 20, формувач імпульсу 21, блок індикації 22, причому виходи i-го параметричного датчика Ні з'єднані з входом i-го перетворювача 12i, вихід якого з'єднаний з i-им інформаційним входом першого мультиплексора 14, вхід вибору номера параметру 5 з'єднаний з входом формувача імпульсу 21, вихід якого з'єднаний з рахунковим входом першого двійкового лічильника 8, виходи якого з'єднані з входами блока індикації 22 та першою групою інформаційних входів другого мультиплексора 13, вихід генератора імпульсів 10 з'єднаний з рахунковим входом другого двійкового лічильника 9 та через елемент затримки 20 з першим входом елемента І 19, виходи другого двійкового лічильника 9 з'єднані з другою групою інформаційних входів другого мультиплексора 13, вхід завдання режиму роботи 7 з'єднаний з адресним входом другого мультиплексора 13, виходи якого з'єднані з входами дешифратора 15 та адресними входами першого мультиплексора 14 та блоку пам'яті 2, виходи першого мультиплексора 14 з'єднані з першими групами входів схем порівняння 3 та 17, перша група виходів блоку пам'яті 2 з'єднана з другою групою входів першої схеми порівняння 3, друга група виходів блоку пам'яті 2 з'єднана з другою групою входів другої схеми порівняння 17, виходи схем порівняння 3 та 17 з'єднані з входами елемента АБО 18, вихід якого з'єднаний з другим входом елемента І 19, вхід сигналу кінця вимірювань 6 з'єднаний з третім входом елемента І 19, вихід якого з'єднаний з входами запису тригерів 16, i-ий вихід дешифратора 15 з'єднаний з входом даних i-го тригера 16i, вихід якого з'єднаний з i-им розрядом вихідної шини (n - кількість параметрів).

Працює система у такий спосіб.

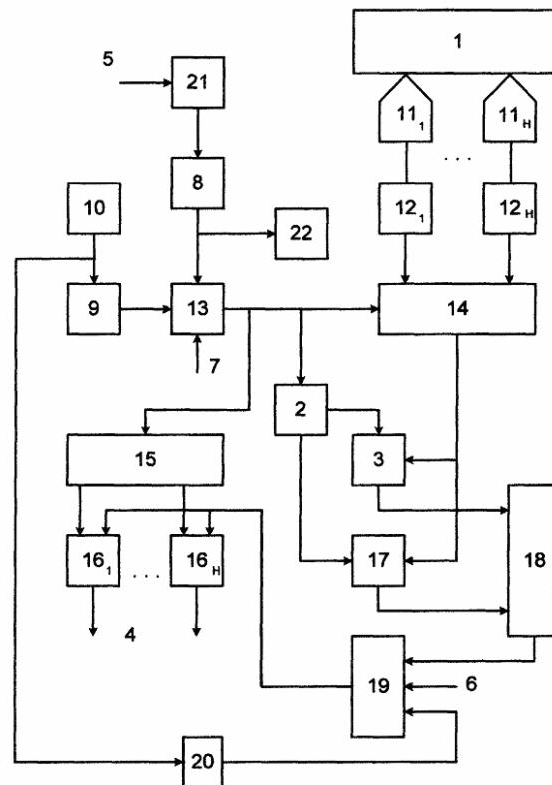
Автоматизована система параметричного контролю призначена для визначення значень параметрів у контрольних точках та виявлення відхилень від верхньої, або нижньої межі значень. Спочатку на вхід 6 подають сигнал „0”. В залежності від обраного режиму контроль може проводитися тільки одного параметру, або циклічно усіх параметрів. Для завдання режиму на вхід 7 подається відповідний сигнал. Для контролю значення одного параметру на вхід 7 подається сигнал „0” та подаючи імпульси на вхід 5 (які через формувач імпульсу поступають на рахунковий вхід двійкового лічильника 8) обирають номер потрібного параметра. Цей номер відображується на у блоці індикації 22. Для роботи на вхід 6 подають сигнал „1”. При цьому на адресні входи мультиплексора 14 поступає обраний номер параметру, що контро-

люється. Його значення після перетворення у відповідному перетворювачі 12 у двійковий код поступає на вихід мультиплексора 14 та на перші входи схем порівняння 3 та 17. Одночасно з цим на другі входи схем порівняння 3 та 17 поступають з виходів блоку пам'яті 2 двійкові коди відповідно нижнього та верхнього допустимих значень параметру. Якщо значення параметру виходить за задану межу, то на виході однієї із схем порівняння 3 або 17 формується сигнал „1”, який через елемент АБО 18, елемент 119 поступає на вхід запису усіх тригерів 16. Одночасно з цим, двійковий код адреси (номера) параметру поступає на входи дешифратора 15, на виходах якого формується унітарний двійковий код. На виводі, що відповідає парамет-

ру, що розглядається, сигнал „1” і це значення записується у відповідний тригер 16 і поступає на вихідну шину 4. Для закінчення процесу контролю на вхід 6 подають сигнал „0”.

Для циклічного контролю усіх параметрів необхідно на вхід 7 подати сигнал „1” і на виході двійкового лічильника 9 з приходом кожного імпульсу з виходу генератора 10 буде формуватися нова адреса каналу, яка поступить на виходи мультиплексора 13. Далі описаний процес повторюється для кожного нового параметру. Відхилення значення параметрів буде записуватись у відповідний тригер 16.

Таким чином заявлена система має ширші функціональні можливості.



Фіг.